Sergio Takeo Kofuji

1 – FORMAÇÃO

I - CURSO SUPERIOR E PÓS-GRADUAÇÃO

Bacharel em Física. Instituto de Física da USP. 1981

MESTRADO
Instituição/Unidade/Localidade: Escola Politécnica da USP
Data de Conclusão: 1988
Título da Dissertação: Delineamento de Uma Família de Osciloscópios Digitais

DOUTORADO
Instituição/Unidade/Localidade: Escola Politécnica da USP.
Data de Conclusão: 1995
Título da Dissertação: Análise e Projeto do SPADE - I : um Multiprocessador de Larga Escala com Memória Compartilhada baseado no padrão ANSI/IEEE SCI.

2 - Cargos e funções mais expressivas

2.1 ATIVIDADES TÉCNICO-ADMINISTRATIVAS

- Coordenador da Área de Sistemas Digitais do Laboratório de Sistemas Integráveis e do Grupo de Computação de Alto Desempenho e Comunicações.
- Membro Titular do Conselho de Departamento do PEE-EPUSP – 1995-1997.
- Membro Suplente do Conselho de Departamento do PEE-EPUSP – 1997-1998.
- Membro Titular do Conselho de Departamento do PEE-EPUSP – 1998 - 1999.
- Coordenador de Informática do PEE-EPUSP - desde 1990
- Coordenador Técnico do Projeto de Infra-estrutura I de Redes do PEE-EPUSP, realizado com apoio da FAPESP. 1995-1997.
- Coordenador Técnico do Projeto de Infra-estrutura II de Redes do PEE-EPUSP, realizado com apoio da FAPESP. 1997- 1999.
- Coordenador Técnico do Projeto de Infra-estrutura III de Redes do PEE-EPUSP, realizado com apoio da FAPESP. 1998-1999.
- Membro da Comissão de Informática da EPUSP - desde 1990
- Membro da Subcomissão de Computação de Alto Desempenho da Comissão Central de Informática da USP – 1995-1996
- Secretário da Subcomissão de Tecnologia de Informação da Comissão de Ciência e Tecnologia do Estado de São Paulo - 1996
- Coordenador do Grupo de Trabalho - Recursos Humanos de São Paulo do Comitê Gestor da Internet-BR. Desde 1995.
- Membro da Comissão de Ingresso de PEE-EPUSP - Sistemas Eletrônicos - desde 1997

2.2 ORGANIZAÇÃO DE EVENTOS

- Comissão Organizadora do JSCAD: Jornada IEEE/USP em Computação de Alto Desempenho. São Paulo, SP. 1991
- Presidente da Comissão Executiva do IV SIBGRAPI - Simpósio Brasileiro de Computação Gráfica e Processamento de Imagens. São Paulo, SP. 1991
- Comissão Organizadora do IV SBAC - Simpósio Brasileiro de Arquiteturas de Computadores, São Paulo, SP. 1992
- Comissão Organizadora do II JSCAD - Jornada EPUSP/IEEE em Computação de Alto Desempenho. São Paulo, SP. 1992.
- Comissão Organizadora do CONDEX'92 South America. São Paulo, SP. 1992.
- Comissão de Programa do V SIBGRAPI. Águas de Lindóia, SP. 1992.
- Comissão Organizadora do CONDEX-93 South America, São Paulo, SP. 1993
- Comissão Organizadora do WARN'93: Workshop em Aplicações de Redes Neurais. São Paulo, SP. 1993.
- Presidente da Comissão Organizadora do WHPC'94: International Workshop on High Performance Computing - Compilers and Tools for Parallel Processing. São Paulo, SP. Brasil. Março/1994.
- Comissão Organizadora do III JSCAD - Jornada EPUSP/IEEE em Computação de Alto Desempenho. São Paulo, SP. 1994.
- Comissão Organizadora do Congresso IBERCHIP 1996. São Paulo, SP. 1996.

- Comissão de Programa do SBAC-1996. Recife, PE.
- Comissão Organizadora e de Programa do SBAC-1997. Campos do Jordão, SP.
- Comissão de Programa do SBAC-1998. Buzios, RJ.
- Comissão de Programa do SBAC-1999. Natal.

2.3 Participação em eventos com apresentação de trabalhos

- I Wokshop FINEP de Computação de Alto Desempenho, jan. Rio de Janeiro. 1996.
- Gigabit Technology Workshop, Saint Louis, MO. July 1996. (trabalho disponível pela rede no endereço eletrônico http://www.als.wustl.edu/~turner)
- II Workshop FINEP de Computação de Alto Desempenho
- III Workshop FINEP de Computação de Alto Desempenho
- I Workshop RECOPE – Sub-Rede Computação de Alto Desempenho. Rio de Janeiro.
- II Workshop RECOPE – Sub-Rede de Computação de Alto Desempenho. São Paulo. Dezembro de 1998.

2.4 Participação como assessor ("referee") em Entidades Técnicas e Científicas e Órgãos de Fomento

- Assessor Técnico da Fundação de Fomento à Pesquisa de Brasilia, DF. (1995)
- Assessor Técnico do PROTEM-CC fase III. (1996)
- Assessor Técnico do IEEE, Computer Society, como avaliador técnico da revista "Transactions on Computers". (1996)

3 - Participação em Bancas e Concursos Públicos

3.1 Bancas de Exame Geral de Qualificação de Mestrado

- Mario Donato Marino. "Um Sistema de Memória Virtual Compartilhada e Distribuida Baseada em Consistência Relaxada". Escola Politécnica da USP. Outubro de 1995.
- Luciana Bezerra Arantes. "Ambiente de Programação para Sistemas com Memória Compartilhada Distribuida". Escola Politécnica da USP. janeiro de 1996.
- Maria Laura Martinez. "Um Sistema Hipermídia para orientar a Escolha de Técnicas de Visualização de Campos Vetoriais". Escola Politécnica da USP. 9 de Fevereiro de 1996.
- Sang Soon Lee. Escola Politécnica da USP. 16 de agosto de 1996.
- José Henrique Pereira Andrade. Escola Politécnica da USP. 23 de outubro de 1996.
- Luis Gustavo Gasparini Kiatake. " Transmissão de Fluxos MPEG II em soluções IP sobre ATM ". Escola Politécnica da USP. 20 de março de 1997.
- Marcos Alberto Andruchack. "Técnicas para Texturização de Superfícies em Computação Gráfica". Escola Politécnica da USP. 11 de Julho de 1997.
- Caio Plastro Klein . Escola Politécnica da USP. 22 de janeiro de 1998.
- Joo Yean Oh. Escola Politécnica da USP. 23 de Janeiro de 1998.
- Hans Marcelo Gamarra Delgado. "Análise dos Fatores Responsáveis pela Queda de Desempenho numa Rede ATM com Tráfego Heterogêneo". Escola Politécnica da USP. Janeiro de 1998.
- Jonas Santiago de Oliveira. "Análise das Restrições para Gerenciamento de Servidores em Ambientes de Redes WAN de Baixa Velocidade". Escola Politécnica da USP. Janeiro de 1998.
- Paulo Aparecido Geromel. Escola Politécnica da USP. Janeiro de 1998.
- Marcelo Zanoni Santos. "Simulação e Estudo de Soluções de Comunicação entre Sub-Redes IP sobre ATM". Escola Politécnica da USP. 7 de abril de 1998.
- Frank Meylan. "Análise Comparativa de Algoritmos de Roteamento MULTICAST para Comunicação Multimídia em Redes de Alta Velocidade". Escola Politécnica da USP. 14 de Agosto de 1998.
- Nicolas Kassalas. Estudo Comparativo entre o Windows e o Linux com a Utilização de Benchmarks. Universidade Mackenzie. 18 de maio de 1999. São Paulo.

3.2 Banca de Exame Geral de Qualificação de Doutorado

- Maria Augusta Constante Puget. "Um Sistema de Animação de Corpos Articulados Baseados em Física". Escola Politécnica da USP. 1996.
- Edward David Moreno Ordonez."Tolerando Acessos Remotos em Sistemas Multiprocessadores de Alto Desempenho". Escola Politécnica da USP. Julho de 1997.
- Orlando Del Bianco Filho. Escola Politécnica da USP. outubro de 1997.
- Denise Guliato. ". Escola Politécnica da USP. 1997.
- Martha Ximena Torres Delgado. Escola Politécnica da USP. Janeiro de 1997.
- Carlos Augusto Paiva da Silva Martins. Escola Politécnica da USP. 1998.
- Eduardo Toledo Santos.. Escola Politécnica da USP. 1998.

3.3 Comissão Julgadora de Defesa de Dissertação de Mestrado

- Sang Soon Lee. "Controle de Largura de Banda Dinâmica para Transmissão Multicast para Redes de Alta Velocidade". Escola Politécnica da USP. Janeiro de 1997.
- Maria Laura Martinez. "Um Estudo sobre Visualização Científica com Ênfase em Campos Vetoriais". Escola Politécnica da USP. 1997
- Luiz Rodolpho Rocha Monnerat. "Adaptação eficiente a padrões de compartilhamento em software DSMs". COPPE - Universidade Federal do Rio de Janeiro. RJ. Dezembro de 1997.
- Luis Gustavo Gasparini Kiatake. "Transmissão de Fluxos MPEG-2 em Soluções IP sobre ATM". Escola Politécnica da USP. 19 de Junho de 1998.
- Joo Yean Oh. "Um Algoritmo Eficiente de Controle de Fluxo para Tráfego ABR Multiponto". Escola Politécnica da USP. Julho de 1998.
- Alencar César Gírio Milani. "SPmm1 – uma Máquina Paralela Reconfigurável". Centro de Ciências Exatas e de Tecnologia da Universidade Federal de São Carlos. Agosto de 1998.
- Marcelo Zanoni Santos. "Simulação e Análise de Soluções de Comunicação entre Sub-Redes IP sobre ATM". Escola Politécnica da USP. 1998
- Jonas Santiago de Oliveira. "Análise das Restrições para Gerenciamento de Servidores em Redes WAN de Baixa Velocidade". Escola Politécnica Da USP. 02 de Setembro de 1998.
- Paulo Aparecido Geromel. "Protocolos Leves de Comunicação para Sistemas de Alto Desempenho". Escola Politécnica da USP. 18 de Novembro de 1998.
- Marcos Andruchak. "Técnicas para Texturização de Superfícies em Computação Gráfica". Escola Politécnica da USP. 11 de Dezembro de 1998.
- Frank Meylan. "Análise Comparativa de Algoritmos de Roteamento Multicast para Comunicação Multimídia em Redes de Alta Velocidade". Escola Politécnica da USP. 14 de dezembro de 1998.
- Antônio Carlos de Oliveira Souza Aragão. "Uma Arquitetura Sistólica para Solução de Sistemas Lineares Implementada com Circuitos FPGAs". Instituto de Ciências Matemáticas de São Carlos - USP. 17 de dezembro de 1998.
- Hans Marcelo Gamarra Delgado. "Análise de Desempenho de Uma Rede ATM sob Tráfego Hetrogêneo". Escola Politécnica da USP.
- Caio Pastro Klein. "Implementação de um Sistema Corporativo de Comunicação de Voz sobre uma Rede de Dados. Escola Politécnica da USP. 1999.
- Eduardo Souza de Albuquerque Pinheiro. "NOMAD: UM SISTEMA OPERACIONAL EFICIENTE PARA CLUSTERS DE UM OE MULTIPROCESSADORES" COPPE-UFRJ. Agosto, 1999. Rio de Janeiro, RJ.

3.4 Comissão Julgadora de Defesa de Tese de Doutorado

- Júnia Coutinho Anacleto Silva. "Utilização de Algoritmo Genético para Apoiar a Simulação de Sistemas Complexos". Instituto de Física de São carlos. Universidade de São Paulo. 22 de Novembro de 1996.
- João Eduardo Machado Perea Martins. "Investigação de Técnicas Fotônicas de Chaveamento Aplicadas em Arquiteturas Paralelas". Instituto de Fìsica de São Carlos. Universidade de São Paulo. São Carlos, SP. 20 de Março de 1998.
- Eduardo Toledo Santos. "Extensões ao Algoritmo de *Ray Tracing* Parametrizado. Escola Politécnica da USP. 1998.
- Orlando del Bianco Filho. "O uso de Componentes Reconfiguráveis para Garantia de Compatibilidade entre Gerações Diferentes de Máquinas VLIW". Escola Politécnica da USP. 1998.
- Denise Guliato. "Comibinação de Algoritmos de Segmentação de Imagens por Operadores de Agregação". Escola Politécnica da USP. Julho de 1998.
- Ramona Straube. "Uma Nova Abordagem para a Análise Computacional de Movimento". Escola Politécnica da USP. Maio de 1998.
- Carlos Augusto Paiva da Silva Martins. "Subsistema de Exibição de Imagens Digitais com Desacoplamento de Resolução – SEIDR-DR". Escola Politécnica da USP. 1998.
- Olando Del Bianco Filho . "O Uso de Componentes Reconfiguráveis para Garantia de Compatibilidade entre Gerações Diferentes de Máquinas VLIW.". Ecola Politécnica da USP. 1998.
- Carlos Augusto Paiva da Silva Martins. "Subsistema de Exibição de Imagens Digitais com Desacoplamento de Resolução – SEID-DR.". 1998.
- Edward David Moreno Ordonez. "Caches Remotos e Prefetching em Sistemas Multiprocessadores de Alto Desempenho – Considerações Arquiteturais". Escola Politécnica da USP. Agosto de 1998.
- Cristiana Bentes Seidel. "A Técnica *LOCK ACQUIRER PREDICTION* e a sua Aplicação em Sistemas de Memória Compartilhada Distribuida". Coordenação dos Programas de Pós-Graduação em Engenharia da Universidade Federal do Rio de Janeiro. Rio de Janeiro, RJ. Setembro de 1998.
- Antonio Carlos Sementille. "A UTILIZAÇÃO DA ARQUITETURA CORBA NA CONSTRUÇÃO DE AMBIENTES VIRTUAIS DISTRIBUÍDOS". Instituto de Física da Universidade de São Paulo. São Carlos. 17 de setembro de 1999.

3.5 Bancas de Concursos Públicos

- Banca para Concurso - Professor Doutor. Universidade de São Paulo, São Carlos. 1995 **.**
- Banca para Concurso - Professor Assistente. Escola Politécnica da USP. São Paulo, 1 e 2 de Setembro de 1999. (Edital publicado no D.O.E. de 27 de março de 1999. Seção I - págs de 110 a 117)

4. ATIVIDADES DIDÁTICAS

4.1 GRADUAÇÃO

- Coordenador das Disciplinas de Laboratório PEE-318 e PEE-327 no período de 1990 a 1994
- Professor das Disciplinas PEE-318 e PEE-327 no período de 1990 a 1999
- Professor da Disciplina PEE-215 (reoferecimento). 1o. Semestre de 1997.
- Professor da Disciplina PEE-215 - 2o. Semestre de 1998.
- Professsor da Disciplina PEE-403 - 1º. Semestre de 1999.

4.2 PÓS-GRADUAÇÃO

- Professor da Disciplina "Arquiteturas Avançadas de Computador -I", ministrada em 1996 (3o. período), 1997 (2o. período), e 1998 (3o. período), e 1999 (2º. Período).
- Professor da Disciplina "Redes de Alta Velocidade", ministrada no IPT-USP, dentro do Programa de Mestrado Tecnológico – 3o. período de 1998 e 2º. Período de 1999.
- Professor da Disciplina "Desempenho de Aplicações Comerciais em Ambientes Modernos de Computação Paralela". PEE-5793. 3º. Período de 1999.

4.3 ORIENTAÇÃO

4.3.1 Orientação de Iniciação Cientifica

Alexandre Ignácio Barboza	Bolsa Iniciação Científica. CNPq PBICT. fevereiro de 1998
Maurício O. Tsugawa	Bolsa Iniciação Científica. CNPq PBICT .Março 1995 a fevereiro de 1998
Telmo Dias de Souza Carlos	Bolsa Iniciação Científica. Finep. Março de 1996 a Março 1997
Carlos E. R. do Valle	Bolsa Iniciação Científica Finep. Desde Fev. de 1996 a Março 1997.
Andrea Massamyi Matsunaga	Bolsa Iniciação Científica. Finep. Agosto de 1996 a fevereiro de 1998.

4.3.2 Orientação de Mestres e Doutores

4.3.2.1 Orientações em andamento

NOME	INSTITUIÇÃO	DATA MATRICULA	ESTADO ATUAL DO PROJETO
Luis Carlos Guimarães Rispoli	EPUSP	02/97	Doutorado (em andamento)
Martha X. Torres Delgado	EPUSP	09/94	Doutorado (cópias da tese entregues à CPG)
Sang Soon Lee	EPUSP	02/97	Doutorado (em andamento)

Volnys Borges Bernal	EPUSP	07/98	Doutorado (em andamento)
Adilson Guelfi	EPUSP	07/98	Doutorado (em andamento)
Reynaldo Lourenso	EPUSP.	14/11/96	Mestrado (em fase de entrega das cópias da Dissertação à CPG)
Roberto Kenji Hiramatsu	EPUSP	02/98	Mestrado (em andamento)
Maurício Ossamu Matsumoto	EPUSP	02/98	Mestrado (em andamento)
Andréa Massamyi Matsunaga	EPUSP	02/98	Mestrado (em andamento)

4.3.2.2 Orientações completadas

Nome	Título do Trabalho	Instituição	Grau	data
Sang Soon Lee	"Controle de Largura de banda dinâmica para transmissões multicast para redes de alta velocidade"	EPUSP	Mestrado	06 /01/97
Joo Yean Oh	" Um Algoritimo eficiente de Controle de Fluxo para Tráfego ABR Multiponto"	EPUSP	Mestrado	02/07/98
Jonas Santiago de Oliveira	" Análise das Restrições para Gerenciamento de Servidores em Redes WAN de Baixa Velocidade"	EPUSP	Mestrado	02/09/98
Edward David Moreno Ordonez	" Caches Remotos e Prefetching em Sistemas Multiprocessadores de Alto Desempenho – Considerações Arquiteturais"	EPUSP	Doutorado	17/09/98
Paulo Geromel	"Protocolos Leves de Comunicação para Sistemas de Alto Desempenho"	EPUSP	Mestrado	23/nov/98
Frank Meylan	"Análise Comparativa de Algoritmos de Roteamento Multicast para Comunicação Multimídia em Redes de Alta Velocidade"	EPUSP	Mestrado	14/12/98

5 - AUXÍLIOS PARA PESQUISA NOS ÚLTIMOS 5 ANOS

5.1 PROJETOS ACADÊMICOS

As atividades de pesquisa têm se concentrado nas áreas de computação de alto desempenho, com ênfase em arquiteturas paralelas, e redes de alta velocidade. Os projetos principais com envolvimento do docente são:

- Projeto Hipersistemas Integráveis. Convênio FINEP no. 56.94.0260.00. Programa PAD. Neste Projeto o docente desempenha o papel de coordenador técnico e responsável pelo desenvolvimento do multiprocessador SPADE-II. Início: dez. 1995.
- Projeto "Plataformas de Alto Desempenho para .Aplicações Multimídia Distribuidas". Convênio FINEP no. 77970518.00. Programa RECOPE. Neste Projeto o docente desempenha o papel de coordenador técnico da equipe do LSI-EPUSP e responsável pelo desenvolvimento da placa de comunicação ATM. Início set. 1997.

5.2 ATIVIDADES RELACIONADAS A PROJETOS JUNTO A EMPRESAS PRIVADAS (1998).

- 1998: Avaliação da Rede SDH da TELESP-SP, em Convênio EPUSP-PROMON. Coordenador Técnico.
- 1998: Desenvolvimento de uma Metodologia de Análise Comparativa de Desempenho de Comutadores ATM, em Convênio EPUSP-CTBC/Uberlândia. Coordenador Técnico.
- 1998: Desenvolvimento do Sistema de Computação de Alto Desempenho, em Convênio EPUSP-ELEBRA. Coordenador Técnico.

6 . PRODUÇÃO CIENTÍFICA

6.1 DISSERTAÇÃO E TESES

MESTRADO
Entidade: Escola Politécnica da Universidade de São Paulo
País: Brasil UF:SP
Início: 1981 Obtenção: 1988
Nome Completo do Orientador: João Antônio Zuffo
Título da dissertação aprovada: Delineamento de uma Família de Osciloscópios Digitais
Palavras Chave: instrumentação digital,

DOUTORADO
Entidade: Escola Politécnica da Universidade de São Paulo
País: Brasil UF:SP
Início: 1989 Obtenção: 1995
Nome Completo do Orientador: João Antônio Zuffo
Título da tese aprovada: Análise e Considerações de Projeto do SPADE: um Multiprocessador de Larga Escala Baseada no Padrão IEEE/ANSI SCI
Palavras Chave: arquiteturas de computador, processsamento paralelo, avaliação de desempenho

6.2 . TRABALHOS COMPLETOS EM ANAIS DE CONGRESSOS NACIONAIS

- ASSUMPÇÃO, J.M; JR; KOFUJI, S.T. "Proposta de um Computador de Alto Desempenho com Memória Distribuída. In.: XXIV CONGRESSO NACIONAL DE INFORMÁTICA . Agosto. 1991.Anais . São Paulo, SP, Brasil. pp. 276-285.

- TORRES, M.X, D; MORENO, E.D; O; SANTOS, C.A.S; KOFUJI, S.T.. "Estudo do Efeito de Sincronização de barreira implementada em software no desempenho de máquinas paralelas". In.: V SIMPÓSIO BRASILEIRO DE ARQUITETURA DE COMPUTADORES - PROCESSAMENTO DE ALTO DESEMPENHO. Anais. Setembro. 1993. Florianópolis, SC. , Brasil. pp. 243-258.

- SANTOS, C.A.S.; TORRES, M.X.,D.; MORENO, E.D.,O; KOFUJI, S.T. "Um algoritmo de roteamento adaptativo em estruturas Mesh N-Dimensionais". In.: V SIMPÓSIO BRASILEIRO DE ARQUITETURA DE COMPUTADORES - PROCESSAMENTO DE ALTO DESEMPENHO. Anais. Setembro . 1993..Florianópolis, SC., Brasil . pp. 49-58.

- MOREIRA, J.E; KOFUJI, S.T.; ZUFFO, J.A. "Proposal for a High Performance Multiprocesssor". In.: V SIMPÓSIO BRASILEIRO DE ARQUITETURA DE COMPUTADORES - PROCESSAMENTO DE ALTO DESEMPENHO. Anais. Florianópolis, SC, Brasil. Setembro, 1993. pp 136-149.

- MORENO, E.D, O; KOFUJI, S.T. "Coerência Cache com Esquema Diretório *Fullmap* num sistema Multiprocessador Escalável com Crossbar Multicasting". In.: II JORNADA SUSESU-SP/USP EM INFORMÁTICA E TELECOMUNICAÇÕES . Anais. São Paulo, SP, Brasil. Maio. 1994. pp. 21-27.

- MORENO, E.D,0; TORRES, M.X.,D; SANTOS, C.A.S; KOFUJI, S.T. "Protocolo *Snoopy* Adaptativo para um Sistema Multiprocesssador Baseado em Hierarquia de Barramentos". In.: VI SIMPÓSIO BRASILEIRO DE ARQUITETURA DE COMPUTADORES - PROCESSAMENTO DE ALTO DESEMPENHO. Anais. Caxambu, MG. Agosto. 1994. pp. 171-181.

- MORENO,E.D,O; TORRES,M.X.,D; SANTOS,C.A.S; KOFUJI,S.T. "Efeito do *Multicasting* na Coerência de Cache com Diretórios *Fullmap* num Sistema Multiprocesssador *Crossbar*". In.: VI SIMPÓSIO BRASILEIRO DE ARQUITETURA DE COMPUTADORES - PROCESSAMENTO DE ALTO DESEMPENHO. Anais. Caxambu, MG, Brasil. Agosto. 1994. pp.199-212.

- SANTOS, C.A.S; MORENO,E.D,O; TORRES,M.X.,D; KOFUJI,S.T. "Análise de Desempenho de um Algoritmo de Roteamento Adaptativo em Malhas 3D sob Diversos Padrões de Tráfego". In.: VI SIMPÓSIO BRASILEIRO DE ARQUITETURA DE COMPUTADORES - PROCESSAMENTO DE ALTO DESEMPENHO. Anais. Agosto. 1994. Caxambu, MG, Brasil. pp.273-286.

- TORRES,M.X.,D; SANTOS, C.A.S; MORENO,E.D,O; KOFUJI,S.T. "Um Barramento Especial para Sincronização de Barreira em Máquinas de Memória Compartilhada". In.: VI SIMPÓSIO BRASILEIRO DE ARQUITETURA DE COMPUTADORES - PROCESSAMENTO DE ALTO DESEMPENHO. Anais. Caxambu, MG, Brasil . Agosto. 1994. pp. 213-228.

- KOFUJI, S.T.; SATO, L.M.; ZUFFO, J.A . "Projeto Hipersistemas: Uma Visão Geral". In.: SUPERCOMP'94 . Anais. Agosto. 1994. Porto Alegre, RS, Brasil. pp.291-294.

- KOFUJI, S.T. Anéis e Hierarquia de Anéis com Interconexões ANSI/IEEE SCI. In.: VII SIMPÓSIO BRASILEIRO DE ARQUITETURA DE COMPUTADORES - PROCESSAMENTO DE ALTO DESEMPENHO. Anais. Canela, RS, Brasil . Agosto. 1995. pp. 11-25.

- KOFUJI, S.T.; TORRES,M.X.,D; MORENO,E.D.,O; ZUFFO,S.T. "Característica de Compartilhamento dos Programas CHOLESKY e MP3D." In.: VII SIMPÓSIO BRASILEIRO DE ARQUITETURA DE COMPUTADORES - PROCESSAMENTO DE ALTO DESEMPENHO. Anais . Canela, RS. Agosto. 1995. pp. 507-521.

- TORRES, M.X.,D; MORENO, E.D.,O; KOFUJI,S.T. "Análise de Desempenho de um Barramento Especial para Sincronização de Barreira em Máquinas Paralelas de Memória

Compartilhada". In.: VII SIMPÓSIO BRASILEIRO DE ARQUITETURA DE COMPUTADORES - PROCESSAMENTO DE ALTO DESEMPENHO. Anais. Canela, RS. Agosto. 1995. pp.409-423.

- SANTOS, C.A.S.; KOFUJI,S.T.; MARTINS, C.A.P.S . " Influência da Política de Seleção de Saída no Desempenho de um Algoritmo de Roteamento Adaptativo". In.: VII SIMPÓSIO BRASILEIRO DE ARQUITETURA DE COMPUTADORES - PROCESSAMENTO DE ALTO DESEMPENHO. Anais. Canela, RS. Agosto. 1995. pp.425-437.

- KOFUJI,S.T; et al. "Efeito da migração de páginas no SPADE-I: Um Multiprocessador de Larga Escalan com Memória Compartilhada". In.: XXII SOFTWARE AND HARDWARE SYMPOSIUM - XXI LATIN AMERICAN CONFERENCE ON INFORMATICS. Anais.. Canela, RS, Brasil . Agosto. 1995. pp. 61-73.

- MORENO, E.D.,O; TORRES, M.X.,D; KOFUJI,S.T. "Avaliação Inicial de Técnicas de Pré-Busca num Sistema Multiprocessador Baseado em Hierarquia de Cache/Bus". In.: XXII SOFTWARE AND HARDWARE SYMPOSIUM - XXI LATIN AMERICAN CONFERENCE ON INFORMATICS . Anais. Canela, RS. Agosto. 1995. pp. 575-586.

- SANTOS, C.A.S., KOFUJI, S.T.; MARTINS, C.A.P.S.. "Um Simulador de Redes de Interconexão Regulares em Malha Tridimensional - SIM3D" . In.: XXII SOFTWARE AND HARDWARE SYMPOSIUM - XXI LATIN AMERICAN CONFERENCE ON INFORMATICS Anais. Canela, RS. Agosto. 1995. pp. 459-570.

- MARTINS, C.A.P.S.; RUSCHIONI, R.A; KOFUJI, S.T. "Na Optimized Method for Storage, Transmission and Display of Digital Audio Data.". In.: II BRAZILIAN SYMPOSIUM ON COMPUTER MUSIC. Anais. Canela, RS. Agosto. 1995. pp.177-183.

- MARINO, MÁRIO D. , KOFUJI, SERGIO TAKEO TORRES,M.X.,D.; MORENO, E.D.. "Impacto das Variações dos Parâmetros Arquiteturais num Multiprocessador com 2-níveis de Hirerarquia de Bus/Cache.". In.: VII SIMPÓSIO BRASILEIRO DE ARQUITETURA DE COMPUTADORES - PROCESSAMENTO DE ALTO DESEMPENHO. Anais . Canela, RS. Agosto. 1995. pp.121.135.

- KOFUJI, S.T. ET AL." The large Scale Multiprocessor SPADE-I". In.: SIMPOSIO NIPO-BRASILEIRO DE CIENCIA E TECNOLOGIA. Anais. Campos do Jordão, SP. Agosto.1995. pp. 255-264.

- ZUFFO, J.A., KOFUJI, S.T.; SANTOS, E.T. . "High Performance Computing and Visualization R & D Activities at LSI-USP." SIMPOSIO NIPO-BRASILEIRO DE CIENCIA E TECNOLOGIA. Anais. Campos do Jordão, SP. Agosto .1995. pp.33-37.

- TORRES, M.X.,D; KOFUJI, S.T. "A Barrier Synchronization Scheme and its Performance Evaluation in 3D Mesh Multicomputers". In.: SIMPOSIO NIPO-BRASILEIRO DE CIENCIA E TECNOLOGIA. Anais. Campos do Jordão, SP, Brasil. Agosto. 1995. pp. 370-379.

- TORRES,M.X.,D.; KOFUJI,S.T. "The analysis of barrier synchronization bus in bus-based parallel machines" . In.: SIMPOSIO NIPO-BRASILEIRO DE CIENCIA E TECNOLOGIA. Anais. Campos do Jordão, SP. Agosto. 1995. pp. 339-347.

- MORENO, E.D,O; TORRES, M.X,D; KOFUJI,S.T.. "Optimization Criteria for the Performance of Multiprocessor System with Interconnection Network Based on Buses". In.: SIMPOSIO NIPO-BRASILEIRO DE CIENCIA E TECNOLOGIA. Anais. Campos do Jordão, SP. Agosto. 1995. pp. 397-406.

- MORENO, E.D,O; KOFUJI,S.T. "Effect of the Processor Cluster Number on Multiprocessor Systems". In.: SIMPOSIO NIPO-BRASILEIRO DE CIENCIA E TECNOLOGIA. Anais. Campos do Jordão, SP. Agosto. 1995. pp. 348-358.

- MARTINS, C.A.P.S.; KIATAKE, L.G.G.; CINTRA, M.H.; KOFUJI, S.T. "An Optimized technique for image manipulation in Distributed Multimedia Systems". In.: SIMPOSIO NIPO-BRASILEIRO DE CIENCIA E TECNOLOGIA. Anais. Campos do Jordão, SP. Agosto.1995. pp.236-244.

- MARTINS, CARLOS AUGUSTO PAIVA DA SILVA, KOFUJI, SERGIO TAKEO, ZUFFO, JOÃO ANTONIO. Internal Architecture Design Interpolator Circuit Using VHDL., In.: CONFERENCE OF THE BRAZILIAN MICROELECTRONICS SOCIETY, 9.. Anais,. Aguas de Lindóia - SP . 1996. pp. 163-168

- MARINO, MÁRIO D. , KOFUJI, SERGIO TAKEO. O Efeito da Compressão de Páginas no Sistema DSM Pulsar. SBAC'96 - Simpósio Brasileiro de Arquitetura de Computadores, Recife - PE , Anais, Recife – PE. 1996. pp. 139-149.

- LEE, SANG SOON ; KOFUJI, SERGIO TAKEO. Controle de Largura de Banda Dinâmica para transmissões Multicast para redes de Alta Velocidade. SEMISH'96, SEMINÁRIO INTEGRADO DE SOFTWARE E HARDEWARE, 23. - Recife - PE – Brasil, 1996. Anais, Recife - PE . 1996. pp. 191-202.

- HORTA, EDSON L.; MARTINS, CARLOS AUGUSTO P.S.; KOFUJI, SERGIO TAKEO. RECATS: a Reconfigurable ATM Switch Proposal. WAR'97 – WORKSHOP EM ARQUITETURAS RECONFIGURÁVEIS. SBAC-PAD'97 IX SIMPÓSIO BRASILEIRO DE ARQUITETURA DE COMPUTADORES PROCESSAMENTO DE ALTO DESEMPENHO – Campos do Jordão – SP , 1997. Anais, São Paulo. 1997.

- GEROMEL, P.A; KOFUJI, S.T. "Avaliação do U-NET em Clusters com Rede Myrinet. In.: X SIMPÓSIO BRASILEIRO DE ARQUITETURA DE COMPUTADORES –

PROCESSAMENTO DE ALTO DESEMPENHO. Anais. Búzios, RJ. 1998. pp. 119-128.

- MORENO, E.D; KOFUJI, S.T. "Desempenho de Caches Remotos em Aplicações Científicas com e sem Otimizações. X SIMPÓSIO BRASILEIRO DE ARQUITETURA DE COMPUTADORES – PROCESSAMENTO DE ALTO DESEMPENHO. Anais . Búzios, RJ. Setembro, 1998. pp. 271-274.

- MORENO, E.D; KOFUJI, S.T. "Um modelo RPDE para Busca Antecipada de Dados num Multiprocessador". In.: X SIMPÓSIO BRASILEIRO DE ARQUITETURA DE COMPUTADORES – PROCESSAMENTO DE ALTO DESEMPENHO. Anais . Búzios, RJ. Setembro 1998. pp. 275-278.

- MEYLAN, F; KIATAKE, L.G; SANTOS, M.Z; KOFUJI, S.T., COURTIAT, J.P. "Análise Comparativa de Algoritmos de Roteamento Multicast para Comunicação Multimídia em Redes ATM". In .: 17º SIMPÓSIO BRASILEIRO DE REDES DE COMPUTADORES - SBRC 99. Anais . Salvador - Brasil. maio de 1999. pp. 175-190

- TORRES, MARTA; KOFUJI, S.T.. Otimização das Operações Coletivas para um Aglomerado de 8 PCs usando uma Rede Ethernet 10 Mbs baseada em Hub". In .: 11TH SYMPOSIUM ON COMPUTER ARCHITECTURE AND HIGH PERFORMANCE COMPUTING- SBAC-PAD' 99. Proceedings. Natal, RN - Brasil. Sep 29th - Oct 2nd, 1999. pp. 101-106.

- BERNAL, VOLNYS BORGES; KOFUJI, S.T.; SIPAHI, GUILHERME MATOS; ANDERSON, ALAN G.; LOBO NETTO, MARCIO. "PAD Cluster : An Open, Modular and Low Cost High Performance Computing System". In .: 11TH SYMPOSIUM ON COMPUTER ARCHITECTURE AND HIGH PERFORMANCE COMPUTING- SBAC-PAD' 99. Proceedings. Natal, RN - Brasil. Sep 29th - Oct 2nd, 1999. pp. 215-222.

6.3 . ARTIGOS APRESENTADOS EM ANAIS DE SIMPÓSIOS INTERNACIONAIS

- MORENO, EDWARD DAVID, KOFUJI, S. TAKEO; MARIO M.DONATO. "Influência das Mudanças de Estruturas de Dados no Falso Compartilhamento em Sistemas Multiprocessadores: Um estudo de caso.". In: 2°. INTERNATIONAL CONGRESS OF INFORMATION ENGINEERING. Proceedings. Buenos Aires, Argentina. Novembro. 1995. V.I. pp.43-52.

- MORENO, EDWARD DAVID; Glauco, Sthephan; Kofuji, S. Takeo. "Estudo Comparativo de "Benchmarks" utilizados na Avaliação de Arquiteturas Paralelas". In: INTERNATIONAL CONGRES OF INFORMATION ENGINEERING, Proceedings. Buenos Aires, Argentina . Novembro. 1995. Vol. II, pp. 260-270.

- MORENO, EDWARD DAVID; Kofuji, S. Takeo. "Performance of The Sequential Prefetching on a Multiprocessor System using Petri Net". In: 1°. INTERNATIONAL CONGRES OF INFORMATION ENGINEERING, Proceedings. Buenos Aires, Argentina . Novembro. 1995. Vol. II, pp. 271-280.

- MORENO, EDWARD DAVID, KOFUJI, S. TAKEO. "Simulação Comandadas por Programa na Avaliação de Gerência de Cache em Sistemas Multiprocessadores." In: INTERNATIONAL CONGRES OF INFORMATION ENGINEERING. Proceedings.. Buenos Aires, Argentina . Novembro.1995. Vol. II, pp.281-290.

- MORENO, EDWARD DAVID and KOFUJI,S. TAKEO. "Performance Evaluation of the Fixed Sequential Prefetching on a Bus-based Multiprocessador: Preliminary Results". In: In: "ISPAN'96 - I*NTERNATIONAL SIMPOSYUM ON PARALELL ARCHITECTURE, ALGORITHMS AND NETWORKS"* . IEEE Computer Society. Beijing, China. Proceedings. Junho. 1996. pp.487-493.

- TORRES D., M. X. & KOFUJI,S. T. "A Distributed Barrier Synchronization Solution in Hardware for 2D-Mesh Multicomputers". In: *1996 INTERNATIONAL SYMPOSIUM ON HIGH PERFORMANCE COMPUTING* . *Í*ndia. Proceedings. Dezembro. 1996. pp.368-373.

- TORRES D., M. X. & KOFUJI,S. T. "Performance Evaluation of the Barrier Synchronization Solutions on the AP1000 ". In: PCW'96 SIXTH PARALLES COMPUTING WORKSHOP .Kawasaki – Japan.. Proceedings. . 1996. pp.P2-D-1 –P2-D-3.

- SONG LEE, SANG; KOFUJI, SERGIO TAKEO. "Controle da Largura de Banda Dinâmica para Transmissões Multicast para Redes de Alta Velocidade". In: INFONOR'96 INTERNATIONAL SYMPOSIUM INFORMATICS APPLICATIONS . Antofogasta - Chile . Proceedings. . 1996. pp.7-81-7-88.

- CASIMIRO DE ALMEIDA BARRETO, JOAO ANTONIO ZUFFO, SERGIO TAKEO KOFUJI. " Automated Optical Inspection System for Printed Circuit Boards.". IEEE INTERNATIONAL SYMPOSIUM ON INDUSTRIAL ELECTRONICS. Proceedings. Guimarães – Portugal. 1997. Pp. 65-71.

- ORDONEZ, EDWARD DAVID MORENO; KOFUJI, SERGIO TAKEO. " Using Synthetic workload to evaluate large shared tertiary caches. SSM multiprocessors. ". In: IASTED – INTERNATIONAL CONFERENCE ON PARALLEL AND DISTRIBUTED COMPUTING AND NETWORKS (PDCN'97). Proceedings. Singapore, 1997. Pp.89-93.

- MARTINS, C.A.P.S.; KOFUJI, SERGIO TAKEO.ORDONEZ, EDWARD DAVID MORENO. " A New image manipulation Method in Communication Systems."

INTERNATIONAL CONGRESS ON INFORMATION ENGINEERING. Proceedings. St. John's, Canada, 1997. pp. 129-132.

- MARTINS, AUGUSTO DA S. P.; ORDONEZ, , EDWARD DAVID MORENO.; KOFUJI, S. T.. "A VLSI Architecture for Image Reconstruction." CANADIAN CONFERENCE ON ELECTRICAL AND COMPUTER ENGINEERING. Proceedings. St. John's, Canada, 1997. pp.129-132.

- ORDONEZ, , EDWARD DAVID MORENO MARTINS, KOFUJI, S. T., CARLOS AUGUSTO DA S. P.. "Tolerating Medium Latencies on data Caches with Hardware-Based Pre-fetching.". Canadian Conference on Electrical and Computer Engineering. Proceedings, St. John's, Canada, 1997.pp.540-543.

- MARTINS, AUGUSTO DA S. P.; ORDONEZ, , EDWARD DAVID MORENO.; KOFUJI, S. T.. "True Causes of jagged Effect Image Display Taster Devices: Reconstruction Error." CANADIAN CONFERENCE ON ELECTRICAL AND COMPUTER ENGINEERING. Proceedings. St. John's, Canada, 1997.pp. 692-695.

- MARTINS, AUGUSTO DA S. P.; ZUFFO, J.A.; KOFUJI, S. T. . " A New Method for Image Storage, transmission and display in digital visual Communication Systems." In: INTERNATIONAL CONGRESS ON INFORMATION ENGINEERING. Proceedings. Buenos Aires, Argentina. 1997. Pp. 254-262.

- MARTINS, AUGUSTO DA S. P.; ZUFFO, J.A. ; KOFUJI, S. T.. " Improved Image Reconstruction Based on Original Sampling Theorem. International Congress on Information Engineering.". Proceedings . Buenos Aires, Argentina, 1997.pp. 247-253.

- ORDONEZ, EDWARD DAVID MORENO; KOFUJI, SERGIO TAKEO. "A Qualitative Evaluation for Shared network Caches on Cluster-Based Multiprocessor.". International Congress on Information Engineering . Proceedings. Buenos Aires, Argentina, 1997. pp 67-76.

- ORDONEZ, , EDWARD DAVID MORENO; KOFUJI, SERGIO TAKEO. "Effect of Bandwidth on Hardware- Based Sequential Prefetching in Bus-Based Multiprocessor." International Congress on Information Engineering. Proceedings, Buenos Aires, Argentina, 1997. pp. 59-66.

- MARINO, MARIO D. , KOFUJI, SERGIO T. . "An Evaluation of the amount of Data Transmitted by the Programs Gauss and Water Submitted to Pulsar DSM System without and update Time-out Mechanism.". International Congress on Information Engineering. Proceedings. Buenos Aires, Argentina, 1997. pp. 77-86.

- ORDONEZ, , EDWARD DAVID MORENO.; KOFUJI, S. T.. "Efficiency of Remote Access Caches in Future SMP-based CC-based CC-NUMA Multiprocessors".

International Parallel Architecture, Algorithms and Networks.(ISPAN'97) . Proceedings. Taipei. Taiwan, ROC, 1997. pp. 90- 97.

- MARTINS, AUGUSTO DA S. P.; ZUFFO, J.A..; KOFUJI, S. T.. "Image Reconstruction Circuit Using a New Reconstruction Technique. Brazilian Symposium on Integrated Circuit Design.". Proceedings. Gramado, R.S., Brasil, 1997. pp. 135-143.

- ORDONEZ, , EDWARD DAVID MORENO.; KOFUJI, S. T.. "Impact of L2-Cache Size Variations on Efficiency of Remote Caches in high-performance Multiprocessors.". International Conference on Parallel and Distributed Computing Systems (PDCS-97), 10. , Proceedings. New Orleans, Louisiana, USA, 1997 . pp. 412-416.

- MARTINS, CARLOS AUGUSTO DA S. P.; ORDONEZ, , EDWARD DAVID MORENO.; KOFUJI, S. T.. "The Jagged Effect in Raster Images. Reconstruction Error.". Aero Visual Information Processing – Aerosense 97 – SPIE, 6., Proceedings Orlando, Florida – USA, 1997. pp. 230-239.

- MARTINS, CARLOS AUGUSTO DA S. P.; ORDONEZ, , EDWARD DAVID MORENO.; KOFUJI, S. T.. "Two Dimensional Normalized Sampled Finite Sinc Reconstructor" – Aerosense 97 – SPIE, 6., Proceedings Orlando, Florida – USA, 1997. pp. 240-250.

- MARTINS, AUGUSTO DA S. P.; ZUFFO, J.A..; KOFUJI, S. T.. "Real Time Image Reconstructor ASIC.". Aero Visual Information Processing. AEROSENSE'97 – SPIE, 6. , Proceedings. Orlando, Florida, USA, 1997.pp. 251-261.

- ORDONEZ, , EDWARD DAVID MORENO.; KOFUJI, S. T.. "Studying Remote Caches in CC-Numa Multiprocessors with critical Programs: LU, RADIX and OCEAN.". Seminário Integrado de Software e Hardware, 25., Brasília – DF, Brasil. Anais. 1997 Sociedade Brasileira de Computação. 1997. pp. 378-46.

- TORRES, MARTHA XIMENA D.; KOFUJI, S. T.. "The barrier Synchronization Impact on the MPI-Programs performance using a cluster of workstations.". International Symposium on Parallel Architecture, Algorithms and Networks. Proceedings. Taipei, Taiwan, ROC, 1997.

- ORDONEZ, EDWARD D.M.,JR; KOFUJI, S.T . "Tuning shared network cache size in Clusters-based multiprocessors". 4th INTERNATIONAL CONFERENCE, PaCT-97 . Proceedings . Yaroslavl, Russia, 1997. pp.238-239.

- ORDONEZ, , EDWARD DAVID MORENO, KOFUJI, S. T. . "Improvements on Bus Technology will Affect the Benefits of Remote Caches in CC-NUMA Architectures.". Proceedings . Honolulu, Hawaii, USA. 1998. pp.397-400.

- TORRES, MARTHA, KOFUJI, SERGIO TAKEO. “The Influence of Barrier Synchronization on the MPI-Programs Performance Using the AP1000 multicomputer.”. 16th IASTED International Conference APPLIED INFORMATICS; Garmisch-Partenkirchen, Germany, Proceedings . 1998. pp. 334-336.

- MEYLAN, F; KIATAKE, L.G; SANTOS, M.Z; KOFUJI, S.T. "An experimetal study transmitting MPEG-2 streams over ATM networks". 1st IEEE International Conference on ATM. Proceedings . June, 1998. Colmar, France. pp.22-24.

- HORTA, E. KOFUJI, S.T. "Using a reconfigurable switch to improve MPI performance". JCIS ’98. Proceedings , Vol. III. Oct. 23-28, 1998. Carolina do Norte, EUA. pp. 66-69.

- MEYLAN, F; KIATAKE, L.G; SANTOS, M.Z; KOFUJI, S.T., COURTIAT, J.P "Simulation and Analysis of IP/ATM Switching and Routing". 2ND INTERNATIONAL CONFERENCE ON ATM - ICATM'99, June 21-23, 1999 - Colmar, France, 1999.

6.4 . Livros e Capítulos de Livros

- ASSUMPÇÃO, J.M,JR; KOFUJI, S.T. "Bootstrapping the Object Oriented Operating System Merlin: Just Add Reflection". In "Advances in Object-Oriented MetaLevel Architectures and Reflection", Edited by ZIMMERMMANN, Chris. CRC Press, New York, 1996. chap. 5 .pp 73-87

- ORDONEZ, EDWARD D.M.,JR; KOFUJI, S.T. " Prefetching and Multithreading Performance in Bus-Based Multiprocessors with Petri Nets" Lectures Notes. In.:Computer Science, 1300. Edited by: LENGAUER, Christian, GRIEBL, Martin. Sergei Gorlatch. Ed.: Springer – Verlag. Germany . 1997. pp. 1017-1024.

- ORDONEZ, EDWARD D.M.,JR; KOFUJI, S.T . "Tuning shared network cache size in Clusters-based multiprocessors". Lectures Notes. In.: Computer Science , 1277, Edited by : MALYSHKIN, Victor. Ed.: Springer – Verlag. Germany. 1997. pp 398-399.

6.5 . ARTIGOS EM REVISTAS NACIONAIS E INTERNACIONAIS

- KIATAKE, L.G.; ZANONI, M.; MEYLAN, F. e KOFUJI, S.T. “ Do Ethernet ao Gigabit e ATM.” . **PCWORLD**, setembro, pp. 31-36. 1998.

- MEYLAN, F; KIATAKE, L.G; SANTOS, M.Z; KOFUJI, S.T., COURTIAT, J.P. "An experimental study for transmitting MPEG-2 streams over ATM networks". TELECOMMUNICATIONS JOURNAL, 11(1999) 305-321. Baltzer A.G. Science Publishers.

6.6. APOSTILAS

6.6.1. "Introdução ao Processamento Paralelo e Computação Gráfica". Apostila anexa aos Anais do Simpósio Brasileiro de Computação Gráfica e Processamento de Imagens. São Paulo, SP, Brasil. Julho, 1991. Autores: Assumpção, J.M.,Jr.; Kofuji,S.T.; Zuffo,M.K.

6.6.2 ELETRÔNICA EXPERIMENTAL - VOLUMES 1 e 2 . Editores: Antonio Carlos Seabra, Roseli de Deus Lopes e Sergio Takeo Kofuji. 1999. Autor dos seguintes capítulos:

- "Osciladores RC"
- "Fontes Chaveadas"
- "Dispositivos de Potência"
- "Circuitos Integrados CMOS"
- "Amplificador de Pequenos Sinais"

7 . OUTRAS ATIVIDADES ACADÊMICAS

7.1 . Participação em eventos como ouvinte

7.1.1 No Exterior

- Supercomputing 90. New York, NY. USA. nov. 1990.
- 2nd Symposium on Parallel and Distributed Processing. Dallas, TE. USA. dec. 1990.
- 6th. International Parallel Processing Symposium. Los Angeles, CA. USA. 1992
- Scalable High Performance Computing Conference - SHPCC'92. Williansburg, VA. USA. 1992.
- Simpósio Brasileiro de Computação Gráfica e Processamento de Imagens. São Carlos, SP. 1995.
- Simpósio Brasileiro de Redes de Computadores. Fortaleza, CE. 1996
- Workshop de Gerência de Redes. Fortaleza, CE. 1996
- International Communications Conference. Dallas, TE. USA. June 1996
- Supercomputing'97. San Jose, CA. USA. Nov. 1997.

7.2. 1. Participação em Seminários, Simpósios, Encontros e Congressos Técnicos no Brasil

- Seminário do Subprograma de Instrumentação . Trabalhos apresentados : Família de analisadores lógicos , Família de Osciloscópios Digitais. Universidade de São Paulo. setembro de 1986.
- VI Escola de Computação – UNICAMP. Julho de 1988.
- 3°. CONAI – Congresso Nacional de Automação Industrial. Setembro 1988.
- II SBAC –PP – simpósio Brasileiro de Arquitetura de Computadores . setembro de 1988.
- Seminário de Processsadores digitais de sinais – Texas Instrumentos Eletrônicos do Brasil Ltda. Outubro de 1988.
- Simpósio "Inteligência Artifical, Cérebro e Cognição". UNICAMP . junho de 1989.
- SIBGRAPI'91 – IX Simpósio Brasileiro de Computação Gráfica e Processamento de Imagens. Julho de 1991.
- VII SBMICRO – Congresso da Sociedade Brasileira de Microeeletrônica . julho de 1992.
- CONDEX/SUCESU – SP South América'93 . (Membro da comissão Organizadora e Palestrante) . Agosto de 1993.
- WARN'93 – Workshop em Aplicações de Redes Neurais. (Comissão Organizadora e Palestrante) . novembro de 1993.
- XIV SBC – Simpósio Brasiliero de Redes de Computadores. Maio 1996.
- XI Congresso da Sociedade Brasileira de Microeletrônica. Águas de Lindóia – SP . agosto 1996.
- 15°. Simpósio Brasileiro de Redes de Computadores. Maio de 1997.
- IX Simpósio Brasileiro de Arquitetura de Computadores – Processamento de Alto Desempenho. (Comissão Organizadora) . outubro de 1997.

- 16°. Simpósio Brasiliero de Redes de Computadores. Universidade Federal Fluminense. Maio de 1998.
- 16°. SBRC'98 – I Workshop em Computação de alto Desempenho na Engenharia.
- Seminário de Bibliotecas Universitárias e Educação à Distância :" Perspectivas e reflexões" . (Coordenador do Painel de Vivências I – Informação, Conhecimento e Tecnologia.". USP – SP . novembro de 1998.
- SBRC'99 – Simpósio Brasileiro de Redes de Computadores . Universidade Federal da Bahia. Maio de 1999.

7.2. Palestras Proferidas em Seminários Técnicos

- "R&D at LSI-EPUSP". Palestra proferida na ETL - Electrotechical Laboratory em Tsukuba, Japão em jan. 1991
- "Tecnologia de Processamento Paralelo". Palestra proferida na CONDEX, 1993. São Paulo.
- "Computação de Alto Desempenho - Processamento Paralelo". Palestra proferida na PRODESP. 1994. São Paulo.
- "The SPADE-II Multiprocessor System". Palestra proferida com videoconferência na Information Science Institute - University of Southern California, jun. 1996

7.3 Organização de Mini-Cursos

- Curso de Formação em Redes - Serviços, Protocolos e Suporte, promovido pelo GT-RH do Internet-BR. Coordenador do Curso - janeiro de 1996.
- Curso de Formação em Redes - Serviços, Protocolos e Suporte, promovido pelo GT-RH do Internet-BR Curso de Formação em Redes - Segurança, promovido pelo GT-RH do Internet-BR. Coordenador do Curso - 1997.
- Curso de Formação em Redes - Serviços, Protocolos e Suporte, promovido pelo GT-RH do Internet-BR Curso de Formação em Redes - Segurança, promovido pelo GT-RH do Internet-BR. Coordenador do Curso - 1998.

7.4 Reuniões Técnicas

- Reunião do GT-RH do Internet-BR, em Port Alegre, RS. out. 1995.
- Reunião do GT-RH do Internet-BR, no Rio de Janeiro, RJ. dez. 1995.
- Reunião do GT-RH do Internet-BR, em Fortaleza. maio 1996.
- Reunião do GT-RH do Internet-BR, em São Carlos. maio 1997.
- Reunião do GT-RH do Internet-BR, em Salvador. maio 1999.

7.5 Visitas Técnicas a Centros de Pesquisa e Universidades do Exterior

- Electro-Technical Laboratory. Tsukuba , Japan (fev. 1991, com auxílio BID-USP)
- NEC Research Center . Tokyo, Japan. (fev. 1991, com auxílio BID-USP)

- University of Tokyo. Tokyo, Japan. (fev. 1991, com auxílio BID-USP)
- Tokyo Institute of Technology. (fev. 1991, com auxílio BID-USP)
- Center for Supercomputing Research and Development - CSRD. University of Illinois at Urbana-Champaign. Champaign, IL. USA. (nov-dez. 1990, com auxilio BID-USP; março-abril 1993 com auxílio BID-USP)
- University of California at Berkeley. Berkeley, CA. USA. (jan. 1991, com auxílio BID-USP; março-abril 1993 com auxílio BID-USP)
- University of California at Los Angeles, Los Angeles, CA. USA(jan. 1991, com auxílio BID-USP; março-abril 1993 com auxílio BID-USP; jun. 1996, com auxílio FAPESP)
- Stanford University, Stanford, CA. USA. (jan. 1991, com auxílio BID-USP; março-abril 1993 com auxílio BID-USP)
- Carnegie-Mellon University. Pittsburgh. USA. (jan. 1991, com auxílio BID-USP)
- California Institute of Technology. Pasadena, CA. USA. (jan. 1991, com auxílio BID-USP; março-abril 1993 com auxílio BID-USP)
- Empresa Silicon Graphics, Palo Alto, CA. USA. (março de 1993, com auxílio BID-USP)
- Information Science Institute -ISI. University of Southern California. Los Angeles, CA. USA. (junho de 1996, com auxílio FAPESP)
- Empresa Myricom. Arcadia, CA. USA (junho de 1996, com auxílio FAPESP)
- Washington University at Saint Louis. Saint Louis, MO. USA. (julho, 1996, com auxílio FINEP)
- Instalações da empresa DIGITAL em MA, EUA. 1997.
- Visita ao CRL- Cambridge Research Laboratory da Digital em MA, EUA. 1997.
- Visita ao MIT, Boston. MA. EUA. 1997.
- Instalações da empresa VTEL em Austin, TX. EUA. 1998.
- Visita à Universidade do Texas em Austin, Texas. EUA. 1998.
- LAAS-Toulouse. França. Jan. 1998.

8 . EXPOSIÇÃO DE TRABALHOS EM EVENTOS CIENTÍFICOS E TECNOLÓGICOS

- SC'97 – High Performance Computing and Networking. San Jose, CA. EUA. Nov. 1997. Apresentação do protótipos do Sistema Spade-2 e de resultados parciais do Projeto Hipersistemas Integráveis.

- SC'98 – High Performance Computing and Networking. Orlando, FL. EUA. Nov. 1998. Apresentação do protótipos do Sistema Spade-2 e de resultados parciais do Projeto Hipersistemas Integráveis.

9. OUTROS

9.1 RECONHECIMENTO

- Científica e Tecnológica. Por ocasião da comemoração do Centenário da Criação da Escola Politécnica da USP. Outubro de 1993.
  Medalha por relevantes serviços prestados à Escola Politécnica e à Comunidade.

9.2. PARTICIPAÇÃO EM SOCIEDADES CIENTÍFICAS

- SBC - Sociedade Brasileira de Computação. Membro Efetivo. No. 6130.
- SBMICRO - Sociedade Brasileira de Microletrônica.
- IEEE (Computer Society e Circuits & Systems Society) - The Institute of Electrical and Electronics Engineers. Membro Efetivo. Presidente do Capítulo de Circuitos e Sistemas da Seção Sul-Brasil - 1996-1997. Vice-Presidente do capítulo de Circuitos e Sistemas da Seção Sul-Brasil - 1999. Categoria: Membro. No. 00450197.
- ACM (SIGARCH e SIGCOMM) - Association for Computing Machinery. Membro no. 5128368.

9.3 OUTROS CURSOS

- Instituto Alumni: Curso Básico de Inglês (incompleto 5 períodos de um total de 6)
- União Cultural Brasil - União Soviética: Curso Básico de Russo (incompleto - 3 semestres de um total de 4).
- Aliança Francesa: Curso Básico de Francês.
- Curso de Atualização Tecnológica - Qualidade no Atendimento ao Público - CECAE-USP. Jan. 1999. 12 horas
- Tecnologia de Ensino - I. PECE-EPUSP. 1º. Semestre de 1999.

São Paulo, setembro de 1999.

Prof. Dr. Sergio Takeo Kofuji